(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年12月15日(15.12.2005)

PCT

(10) 国際公開番号 WO 2005/119713 A1

(51) 国際特許分類7:

(21) 国際出願番号:

PCT/JP2005/006939

H01G 4/12, 4/30

(22) 国際出願日:

2005 年4 月8 日 (08.04.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2004-165350 2004年6月3日(03.06.2004)

(71) 出願人(米国を除く全ての指定国について): 株式 会社村田製作所 (MURATA MANUFACTURING CO., LTD.) [JP/JP]; 〒6178555 京都府長岡京市東神足1丁 目 1 0 番 1 号 Kyoto (JP).

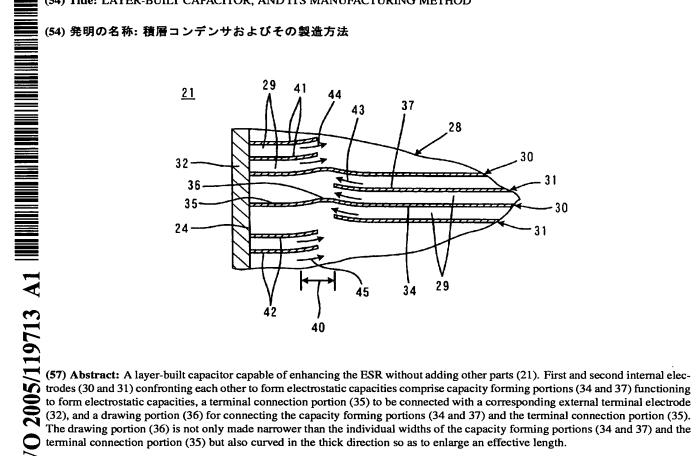
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 高島 寛和 (TAKASHIMA, Hirokazu) [JP/JP]; 〒6178555 京都府

長岡京市東神足1丁目10番1号株式会社村田製 作所内 Kyoto (JP). 高木 義一 (TAKAGI, Yoshikazu) [JP/JP]; 〒6178555 京都府長岡京市東神足1丁目 10番1号株式会社村田製作所内 Kyoto (JP). 上岡 浩 (UEOKA, Hiroshi) [JP/JP]; 〒6178555 京都府長岡 京市東神足1丁目10番1号株式会社村田製作所 内 Kyoto (JP). 吉田 照男 (YOSHIDA, Teruo) [JP/JP]; 〒 6178555 京都府長岡京市東神足1丁目10番1号株 式会社村田製作所内 Kyoto (JP).

- (74) 代理人: 小柴 雅昭 (KOSHIBA, Masaaki); 〒5430051 大阪府大阪市天王寺区四天王寺1丁目14番22号 日進ビル 小柴特許事務所 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,

[続葉有]

- (54) Title: LAYER-BUILT CAPACITOR, AND ITS MANUFACTURING METHOD



terminal connection portion (35) but also curved in the thick direction so as to enlarge an effective length.



NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR).

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類: 一 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約: 別部品を付加することなく、ESRを高めることができる、積層コンデンサ(21)を提供する。静電容量を形成するように互いに対向する第1および第2の内部電極(30,31)について、静電容量を形成するように機能する容量形成部(34,37)、対応の外部端子電極(32)に接続される部分となる端子接続部(35)、および容量形成部(34,37)と端子接続部(35)とを連結する引出し部(36)を備えるようにする。引出し部(36)は、その幅が容量形成部(34,37)および端子接続部(35)の各幅より狭いばかりでなく、その実効長さがより長くなるように厚み方向に湾曲している。